

[Previous Doc](#)[Next Doc](#)[Go to Doc#](#)[First Hit](#)

Generate Collection

L8: Entry 5 of 27

File: JPAB

Jan 22, 2004

JP 2004-23655

PUB-NO: JP02004023655A

DOCUMENT-IDENTIFIER: JP 2004023655 A

TITLE: ANTENNA BRANCHING FILTER

PUBN-DATE: January 22, 2004

## INVENTOR-INFORMATION:

NAME

COUNTRY

YAMAMOTO, TAIJI

ONZUKA, TATSUNORI

## ASSIGNEE-INFORMATION:

NAME

COUNTRY

NRS TECHNOLOGY KK

APPL-NO: JP2002178824

APPL-DATE: June 19, 2002

INT-CL (IPC): H03H 9/72

## ABSTRACT:

PROBLEM TO BE SOLVED: To provide an antenna branching filter whose insertion loss is small and attenuation characteristics are good.

SOLUTION: A 1st ladder type SAW filter has a 1st pass band and is connected to an antenna via a phase circuit, a 2nd ladder type SAW filter has a 2nd pass band for lower frequency than the 1st pass band and is commonly connected to the antenna via a phase circuit, a SAW resonator has an antiresonating point in the pass band of the 1st ladder type SAW filter installed between the 2nd ladder type SAW filter and the phase circuit, and an inductor for circuit matching.

COPYRIGHT: (C) 2004, JPO

[Previous Doc](#)[Next Doc](#)[Go to Doc#](#)

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-23655

(P2004-23655A)

(43) 公開日 平成16年1月22日(2004.1.22)

(51) Int.Cl.<sup>7</sup>

H03H 9/72

F1

H03H 9/72

テーマコード(参考)

5J097

審査請求 未請求 請求項の数 3 O L (全 7 頁)

(21) 出願番号 特願2002-178824 (P2002-178824)  
 (22) 出願日 平成14年6月19日(2002.6.19)

(71) 出願人 302023415  
 エヌ・アール・エス・テクノロジー株式会  
 社  
 北海道函館市鈴蘭丘町3-63  
 (72) 発明者 山本 泰司  
 神奈川県川崎市高津区坂戸3-2-1  
 KSP R&D 棟  
 A210 エヌア  
 ールエステクノロジー株式会社内  
 (72) 発明者 恩塚 辰典  
 神奈川県川崎市高津区坂戸3-2-1  
 KSP R&D 棟  
 A210 エヌア  
 ールエステクノロジー株式会社内  
 Fターム(参考) 5J097 AA01 AA16 BB15 KK02 KK03  
 LL01 LL07

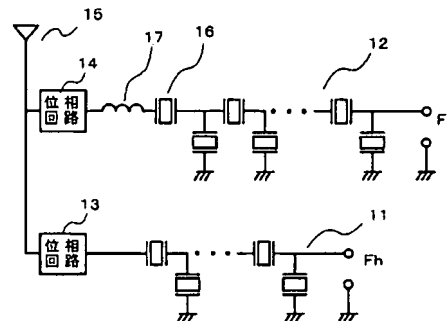
(54) 【発明の名称】 アンテナ分波器

## (57) 【要約】

【目的】 挿入損失が少なく、かつ減衰特性の良好なアンテナ分波器を提供する。

【構成】 本発明は、第1の通過帯域を有し位相回路を介してアンテナに接続される第1のはしご型SAWフィルタと、第1の通過帯域よりも低い周波数の第2の通過帯域を有し位相回路を介して上記アンテナに共通に接続した第2のはしご型SAWフィルタと、上記第2のはしご型SAWフィルタと位相回路との間に設けた第1のはしご型SAWフィルタの通過帯域に反共振点を配置したSAW共振子と回路整合用のインダクタとを具備することを特徴とする。

【選択図】 図1



## 【特許請求の範囲】

## 【請求項 1】

第 1 の通過帯域を有し位相回路を介してアンテナに接続される第 1 のはしご型 S A W フィルタと、

第 1 の通過帯域よりも低い周波数の第 2 の通過帯域を有し位相回路を介して上記アンテナに共通に接続した第 2 のはしご型 S A W フィルタと、

上記第 2 のはしご型 S A W フィルタと位相回路との間に設けた第 1 のはしご型 S A W フィルタの通過帯域に反共振点を配置した S A W 共振子と回路整合用のインダクタと、を具備することを特徴とするアンテナ分波器。

## 【請求項 2】

請求項 1 に記載のものにおいて、S A W 共振子と回路整合用のインダクタとを直列に接続して第 2 のはしご型 S A W フィルタと位相回路との間に介挿したことを特徴とするアンテナ分波器。

## 【請求項 3】

請求項 1 に記載のものにおいて、S A W 共振子と回路整合用のインダクタとを並列に接続して第 2 のはしご型 S A W フィルタと位相回路の接続点と接地電位との間に介挿したことを特徴とするアンテナ分波器。

## 【発明の詳細な説明】

## 【0001】

## 【発明の属する技術分野】

本発明は、弾性表面波フィルタを用いて低損失・高減衰特性を有するアンテナ分波器に関する。

## 【0002】

## 【従来の技術】

近年、携帯電話等の小型の通信機器が多用されているが、このような機器では送信と受信を同時に行う同時通話を行うようにしている。

このため図 7 に示すように周波数の異なる送信信号 F<sub>h</sub> と受信信号 F<sub>l</sub> をそれぞれ分離する、たとえば、はしご型 S A W フィルタ 1、2 を用いてアンテナ 3 を共用するようにしている。

なお各はしご型 S A W フィルタ 1、2 とアンテナ 3 の間にはそれぞれ位相回路 4、5 を介挿して位相整合を行うようにしている。

## 【0003】

通常の共振型 S A W フィルタでは、所定の通過帯域内の信号を低損失で通過させ、かつ帯域外の信号に大きな減衰量を与えることが望まれる。

しかしながらアンテナ分波器の場合は、このような通常のフィルタで望まれる特性に加えて反射域での S<sub>11</sub> 特性で与えられる抵抗分が小さくなければならない。

## 【0004】

図 8 は一般的なはしご型 S A W フィルタの伝送特性（曲線 A）および反射特性（曲線 B）を示す特性図であり、横軸は周波数、縦軸は応答レベルである。

また図 9 はこの S A W フィルタの S<sub>11</sub> 特性のスミスチャートである。

このスミスチャートからも明らかなように、高域側（図示 C）では、一般的な導体損および誘電体損に加えてバルク波による伝搬損失が著しく増加するためにスミスチャートの周波数特性は内側に回り込み、回路中に抵抗分を持つようになり回路損失の増大、すなわちリターンロスの劣化（図示 D）を生じる。

## 【0005】

一方、アンテナ分波器として機能するためには、アンテナ・ポートから見た高域用フィルタおよび低域用フィルタのインピーダンスがスミスチャート上のオープン側（右端）にあることが条件となる。

そして、このような条件を満たすためには、各分波器の出力に位相回路が必要になる。

## 【0006】

しかしながら位相回路を用いると、その損失も加わり上述の  $S_{11}$  特性はさらに劣化し、それによってフィルタの反射域のリターンロスの特性は著しく劣化する。図 10 に図 9 の特性に対し位相回路を追加したときのスミスチャートを示す。たとえばアンテナの分岐部から見た高域用フィルタの反射域及び通過域の抵抗分を  $R_h$ 、 $R_l$  とすると、アンテナに入力された高域用フィルタの通過域の電力が低域用フィルタに流れ込む量、すなわちアンテナ分波時に低域用フィルタの  $S_{11}$  特性が高域用フィルタの損失  $IL$  に与える影響は次の式で与えられる。

【0007】

$$IL = 10 * \log (R_h / (R_l + R_h))$$

たとえば、図 9 のチャートから読みとった値を計算例として  $R_h = 374 \Omega$ 、 $R_l = 50 \Omega$  とすると、低域用フィルタの高域用フィルタへの影響は  $IL = -0.545 \text{ dB}$  と計算され、高域用フィルタの挿入損失は  $0.545 \text{ dB}$  増加し、極めて好ましくない影響をもたらす。

【0008】

【発明が解決しようとする課題】

本発明は上記の事情に鑑みてなされたもので、挿入損失の劣化を最小限にでき、かつ減衰特性を改善したアンテナ分波器を提供することを目的とするものである。

【0009】

【課題を解決するための手段】

本発明の請求項 1 は、第 1 の通過帯域を有し位相回路を介してアンテナに接続される第 1 のはしご型 SAW フィルタと、第 1 の通過帯域よりも低い周波数の第 2 の通過帯域を有し位相回路を介して上記アンテナに共通に接続した第 2 のはしご型 SAW フィルタと、上記第 2 のはしご型 SAW フィルタと位相回路との間に設けた第 1 のはしご型 SAW フィルタの通過帯域に反共振点を配置した SAW 共振子と回路整合用のインダクタと、を具備することを特徴とするアンテナ分波器である。

【0010】

そして本発明の請求項 2 は、請求項 1 に記載のものにおいて、SAW 共振子と回路整合用のインダクタとを直列に接続して第 2 のはしご型 SAW フィルタと位相回路との間に介挿したことを特徴とするアンテナ分波器であり、請求項 3 は請求項 1 に記載のものにおいて、SAW 共振子と回路整合用のインダクタとを並列に接続して第 2 のはしご型 SAW フィルタと位相回路の接続点と接地電位との間に介挿したことを特徴とするアンテナ分波器である。

【0011】

【発明の実施の形態】

以下、本発明の実施の形態を図 1 に示すブロック図を参照して詳細に説明する。

11 は通過帯域  $F_h$  の第 1 のはしご型 SAW フィルタである。

そして 12 は第 1 のはしご型 SAW フィルタ 11 の通過帯域よりも低い周波数の通過帯域  $F_l$  を有する第 2 のはしご型 SAW フィルタである。

【0012】

第 1、第 2 のはしご型 SAW フィルタ 11、12 はそれぞれ位相回路 13、14 を介してアンテナ 15 に接続している。

そして、第 2 のはしご型 SAW フィルタ 12 と位相回路 14 との間に第 1 のはしご型 SAW フィルタ 11 の通過帯域に反共振点を有する SAW 共振子 16 およびインダクタ 17 を設けている。

【0013】

なお、上記 SAW 共振子 16 およびインダクタ 17 は図 1 に示すように直列に接続して第 2 のはしご型 SAW フィルタ 12 と位相回路 14 との間に介挿するようにしてもよいし、この相反回路として第 2 図に示すように第 2 のはしご型 SAW フィルタ 12 と位相回路 14 との接続点と接地電位との間に間に SAW 共振子 16 とインダクタ 17 を並列に接続して介挿するようにしてもよい。

## 【0014】

ここで反共振点がFhのSAW共振子16の周波数特性を図3とする。

図3は横軸は周波数、縦軸は応答レベルであり、反射特性(曲線E)および伝送特性(曲線F)を示すものである。

また図中Gは共振点、Hは反共振点である。

## 【0015】

このような、反共振点がFhの周波数特性のSAW共振子16に、インダクタ17を直列に接続すると、その周波数特性は、図3と同じ符号を用いて図4に示すように変化する。すなわち反共振点Hはほとんど変化しないが、共振点Gはインダクタンス17の値に応じて大きく低域側へずれる。

10

したがって適当な設計を行ったSAW共振子16を用いて、適当な値のインダクタンス17を用いることにより第2の通過帯域F1を有しかつ第1の通過帯域Fhに反共振点を設定することができる。

## 【0016】

ここで図1に示すように、第2のはしご型SAWフィルタ12にSAW共振子16、インダクタ17を直列に接続すると、周波数特性は、図3と同じ符号を用いて図5に示すようになる。

また反射特性のスミスチャートを図6に示す。

すなわち図5から明らかなように、通常のはしご型SAWフィルタの減衰特性に加えて、SAW共振子16による減衰特性が加わり、全体として減衰特性の向上がなされている。

20

## 【0017】

また図6のスミスチャートから明らかなように、S11特性は第1の通過帯域Fh付近において大幅に改善され、抵抗分が小さくなり、それによって挿入損失の低減を図ることができる。

図6より位相回路を付加し、アンテナ分岐点から見た低域用フィルタの反射域及び通過域の抵抗分は1015Ω、50Ωであり、アンテナに入った高域用フィルタの通過域の電力が低域用フィルタに流れ込む量、すなわち損失1Lは-0.209dBとなる。

## 【0018】

したがって図7に示す従来例に比して、上記実施の態様では損失を約0.3dB~0.4dB改善することができる。

30

このように第2のはしご型SAWフィルタのS11特性の改善によりアンテナを共用する場合の第1のはしご型SAWフィルタの帯域内の通過損失を大幅に改善することができる。

## 【0019】

## 【発明の効果】

以上詳述したように、本発明によれば、挿入損失が小さく、しかも減衰特性も良好なアンテナ分波器を提供することができる。

## 【図面の簡単な説明】

【図1】本発明の一実施形態のブロック図である。

【図2】本発明の他の実施形態のブロック図である。

40

【図3】SAW共振子の周波数特性の一例を示す図である。

【図4】SAW共振子とインダクタの直列回路の周波数特性を示す図である。

【図5】図1に示す本発明の回路の周波数特性を示す図である。

【図6】図1に示す本発明の回路のS11特性のスミスチャートである。

【図7】従来のアンテナ分波器の一例を示すブロック図である。

【図8】図7に示す回路の周波数特性を示す図である。

【図9】図7に示す回路のS11特性のスミスチャートである。

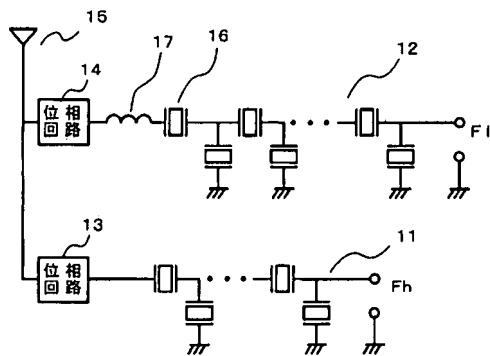
【図10】図9に示す回路に位相回路を付加した時のS11特性のスミスチャートである。

## 【符号の説明】

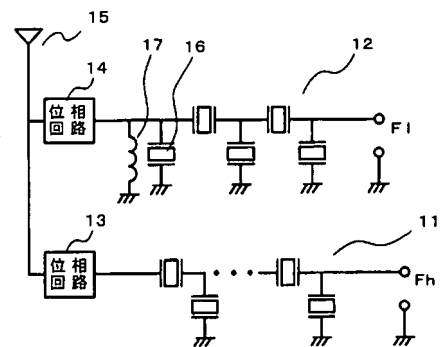
50

- 1 1            . . . 第 1 のはしご型 S A W フィルタ
- 1 2            . . . 第 2 のはしご型 S A W フィルタ
- 1 3、1 4      . . . 位相回路
- 1 5            . . . アンテナ
- 1 6            . . . S A W 共振子
- 1 7            . . . インダクタ

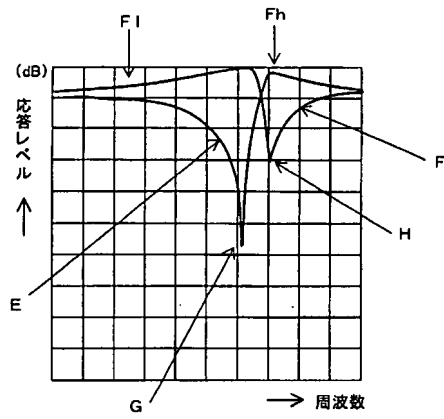
【図 1】



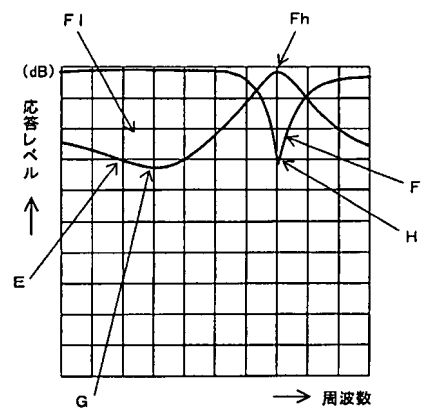
【図 2】



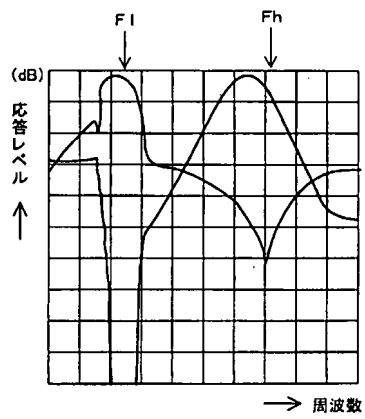
【図 3】



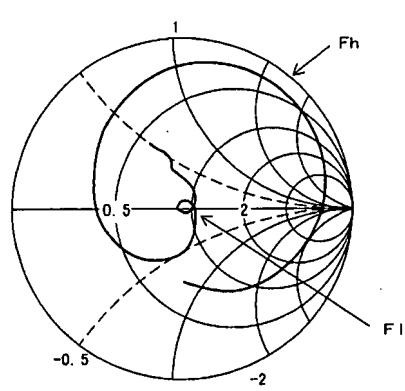
【図 4】



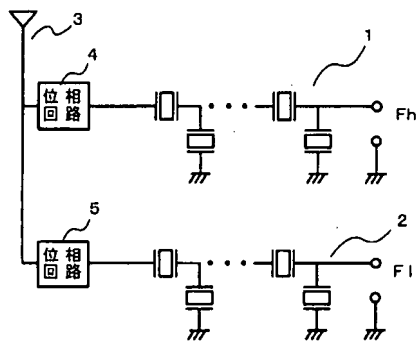
【図 5】



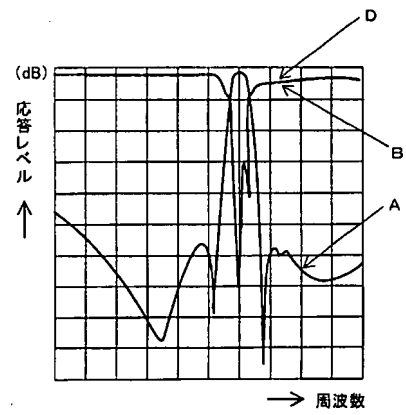
【図 6】



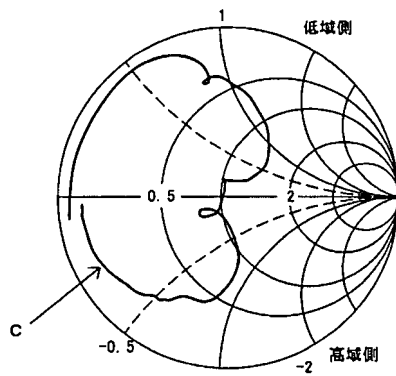
【図 7】



【図 8】



【図 9】



【図 10】

